

Primer proyecto del laboratorio de electrónica digital I

Título: Diseño y construcción de una punta de prueba lógica.

La calificación del proyecto se obtiene de la siguiente manera:

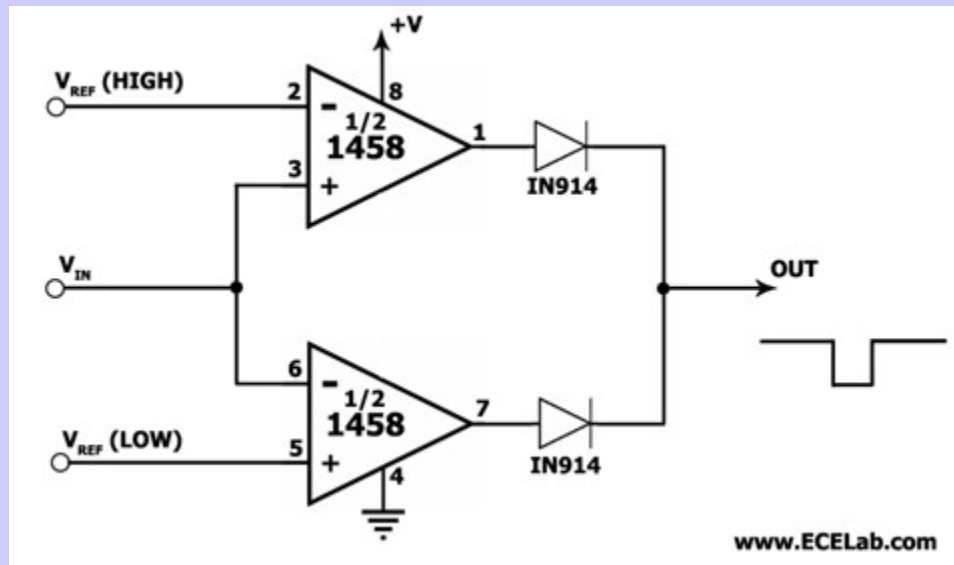
Para obtener una calificación aprobatoria se requiere que la punta de prueba cuente al menos con las siguientes características:

- Operación con la familia TTL (Voltaje de operación de 5 volts)
- Visualización de los estado lógicos de la punta utilizando leds
- Permitir el estado “desconectado” donde la punta permanece sin actividad (ningún led encendido)

Al agregar una de las siguientes características la calificación se incrementa en un punto hasta un máximo de calificación de 10

- 1.- Detección de pulsos (cuando existe un cambio repentino)
- 2.- Colocar la punta en un recipiente adecuado (del tipo de punta de prueba lógica)
- 3.- Generación de tonos uno para cada estado
- 4.- Opción CMOS
- 5.- Circuito impreso

Como referencia, es posible utilizar transistores, compuertas lógicas o comparadores. Se recomienda el uso de comparadores en modo “comparador de ventana”



Considerar un circuito integrado con 2 o 4 comparadores.

Considerar circuitos fáciles de conseguir en Morelia o que se encuentren en el almacén del Laboratorio

Fecha de entrega:

En el horario de clase de cada grupo en la semana del 30 Marzo al 2 de Abril de 2009